PATENT ABSTRACTS OF JAPAN

(11) Publication number: 04186792 A

(43) Date of publication of application: 03 . 07 . 92

(51) Int CI

H05K 3/28 H05K 1/11 H05K 3/46

(21) Application number: 02315362

(22) Date of filing: 20 . 11 . 90

(71) Applicant:

NEC TOYAMA LTD

(72) Inventor:

WAKAJIMA KOUICHI

(54) PRINTED WIRING BOARD AND MANUFACTURE THEREOF

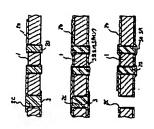
(57) Abstract:

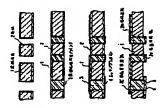
PURPOSE: To prevent the excessive adhesion in soldering or bridge inferiority by flow up by selectively leaving hole stopping ink inside a T/H exclusively used for continuity.

CONSTITUTION: An insulating board 1 lined with copper is plated with a conductor 2, and a through hole is made, and then the through hole is filled up with hardening hole stopping ink 3, and then it is hardened. Next, a circuit pattern is printed with an etching resist 4, and then etching treatment by cupric chloride solution or the like to get a conductor circuit 2b. Furthermore, only the etching resist 4 is selectively exfoliated and removed by aqueous sodium hydroxide, and then photosensitive SR ink 5 is applied on the insulating substrate 1 by screen coating method, and then it is dried. After this, using a mask film, ultraviolet rays are applied selectively to the T/H 2a part exclusively used for continuity, etc., and further with an organic solvent, the photosensitive SR ink 5 at the unexposed part and the thermosetting hole stopping ink 3 are dissolved and removed to get a printed wiring

board.

COPYRIGHT: (C)1992,JPO&Japio





四公開特許公報(A) 平4-186792

到Int. CI.5

識別記号

庁内整理番号

四公開 平成4年(1992)7月3日

H 05 K

3/28 1/11 3/46

B 6736-4E H N.

6736-4E 6921-4E

審査請求 未請求 請求項の数 2 (全5頁)

◎発明の名称

プリント配線板およびその製造方法、

頭 平2-315362 20特

20出 願 平2(1990)11月20日

伊発 明 若

光

晋

富山県下新川郡入善町入膳560番地 富山日本電気株式会

社内

多出 酹 富山日本電気株式会社 人 四代 理 人 弁理士 内 原

富山県下新川郡入善町入膳560番地

発明の名称

アリント配線板およびその製造方法

特許請求の範囲

- 1、表面配線回路と裏面配線回路の接較及び前 記表面配数回路と斡記裏面配線面路とのうちの少 くともいずれか一方と内屋記載回路との接続に用 いられる夢過事用スルーホールを有するプリント 配載板に於いて、所定の前記等遺享用スルーホー ル内部に穴境的インクを完成し、変に、前記等道 専用スルーホール内部の前記穴型めインクを含む 表面層と裏面層の所定の部分にソルグレジストを 被覆したことを特徴とするプリント配象板。
- 2. 網張り能量基板に穴あけする工程と、前記 穴内壁及び前記絶疑蓋板表面に倒めっきを行いス ルーホールを形成する工程と、無視化性穴埋めイ ンクで剪記スルーホール内を充填し硬化させる工 程と、育記絶縁基板の表裏両面にエッチングレジ

ストで所定の回路パターンを印刷する工程と、エ ッチング処理で等体回路を得たのち前記エッチン グレジストのみを剣龍除去する工程と、患光性ソ ルグレジストインクを育記絶辞基权の全面に独布 する工程と、所定のパターンを有するマスクフィ ルムを用いて露光焼付けする工程と、未露光部分 の貧記感光性ソルダレジストインク及び未糞光部 分の前記無硬化性穴埋めインクを現像処理で選択 的に除去する工程とを含むことを特徴とするプリ ント配算板の製造方法。

発明の詳細な説明

(産業上の利用分野)

本芫明はアリント記載板およびその製造方法に 関し、特に導通専用スルーホールを有するアリン ト配線板およびその製造方法に関する。

〔健来の技術〕

近年、電子機器の軽痒短小化、並びに、高観鏡 化に伴い、プリント配雑板(以下PWBと記す) の配象回路は高密皮化の一途をたどっており、こ

のため、PWBの設計、製造技術面からは記載回 路偏の狭小化や導道専用スルーホール(以下等通 専用工/Hと記す)で対応している。

このうち導通専用T/Hは、高密度配線に於けるチャネルネックを解消し配象収容力を飛躍的に増大させるための有効な手及であり、さまざまなPWBに採用されている。

一般に、導通専用T/Hは、配便エリア確保の 関係から密集して配設されることが多く、フロー ソルダ法などで実装部品をはんだ付けする際に、 はんだが、第2図(a)、(b)のように開接す る導通専用T/H2a同志をショートさせてしま うトラブルが多い。

第2因(a)は、はんだ付け国ではんだが過剰に付着したケースであり、第2回(b)は等過率用T/H2aをフローアップしたはんだがショートを引き起こしたケースである。

従って、専選専用T/Hへのはんだ付着を制御 し、はんだに依るショート不良を防止するために 導通専用T/Hのソルグレジスト(以下、SRと 記す)で閉塞される必要があるが、従来は感光性ドライフィルムにより構造専用T/Hに対したテンティング状のSR膜を形成する方法が多く用いられていた。

すなわち、網張り絶疑基板への穴あけ並びに領めっきから成る公知のパネルめっき工法により網張り絶疑基板に第3図(a)の如くスルーホールを形成する。更に、無硬化性穴理めインク3を第3図(b)の如く、スルーホール内部に充塡して、絶疑数1の表裏両面に第3図(c)の如く、エッチングレジスト4で所定の回路パターンを印刷した後、エッチグ処理で第3図(d)の如く等体回路2bを形成する。

この後、第3図(e)の如く、エッチングレジスト4及び無硬化性穴埋めインク3を同時に創業除去する。

更に、第3図(1)の如く、悪光性ドライフィルム8を絶縁基板の全面に貼付けたのち、所定のパターンを有するマスクフィルムを用いて葉光焼付けし、更に、現像処理で未露光部分の感光性ド

ライフィルム 8 を答解除去して第3 図 (g) のテンティング状の S R を有する印刷配数数を得るものである。

(発明が解決しようとする課題)

しかし、感光性ドライフィルムを用いた上述の 方法では、次に述べる問題点があった。

すなわち、感光性ドライフィルムを絶縁差板表面に貼付ける際に等体値器による絶縁差板表面の凹凸形状を埋め込むことが困難でエアートラップ し易く、真空下でのラミネート等の特殊な処理による対策が必要である。

また、事体回路を完全に被覆するにはドライフィルム材料の展原を導体原みよりも大きくしなければならず、一般に、展原70~100μmの材料が必要となり、材料コストが非常に高値となる上、表面実装用パッドの付近ではパッドよりもSRの方が著しく厚いためフローソルグリングの数パッド表面にガスをトラップしてはんだ付け性を阻害してしまう。

本尭明の目的は、材料コストが安値で、はんだ

付け性が良く、信頼性の高いプリント記載板とそ の製造方法を提供することにある。

〔謀寇を解決するための手段〕

本発明は、表面配線回路と裏面配線回路の接続及び育記表面配線回路と前記裏面配線回路とのうちの少くともいずれか一方と内層配線回路との接続に用いられる帯温専用スルーホールを有するアリント配線板に於いて、所定の前記帯温専用スルーホール内部に穴埋めインクを充填し、更に、前記事温専用スルーホール内部の前記穴埋めインクを含む表面層と裏面層の所定の部分にソルゲレジストが被覆されている。

本発明の印刷配装板の製造方法は、頻吸り絶録 蓄板に穴あけする工程と、前記穴内盤及び前記絶録 蓄板表面に網めっきを行いスルーホールを形成する工程と、無硬化性穴埋めインクで前記スルーホール内を充填し硬化させる工程と、前記絶録 基板に表裏両面にエッチングレジストで所定の回路 パターンを印刷する工程と、エッチング及理で非体回路を得たのち前記エッチングレジストのみを

到離除去する工程と、感光性ソルグレジストイン クを前記他 芸板の全面に塗布する工程と、所定 のパターンを有するマスクフィルムを用いて電光 焼付けする工程と、未電光部分の前記感光性ソル グレジストインク及び未露光部分の前記無硬化性 穴埋めインクを現像処理で選択的に除去する工程 とを含んで構成されている。

(寒 篤 何)

以下に、本発明の実施例について図面を参照して説明する。

第1図(a)~(g)は本発明の一実施例の製造方法を説明する工程順に示した断面図である。

まず、第1図(a)の如く、公知のパネルめっき工法により解張り能量基板1に非体2をめっきしスルーホールを形成した後、第1図(b)のように200~500ポイズの粘度の熱硬化性穴埋めインク3でスルーホールを充填し80~150でで20~50分間硬化させる。

次にエッチングレジスト4で第1図(c)の如 く、所定の回路パターンを印刷した後、塩化第二 網帯核などによるエッチング処理を行い第1図 (d)の如く、事体回路2bを得る。

更に、第1図(e)のように、45~65℃の 1~3%水酸化ナトリウム水溶液で育配エッチングレジスト4のみを選択的に飼産除去した後、第 1図(f)のように絶縁基板1の表裏両面に感光 性SRインク5をスクリーンコート法により彼布 乾燥する。

この後、所定のパターンを有するマスクフィルムを用いて1平方センチメートル当り200~1000ミリジュールの紫外線を導通専用T/H2a部分などに選択的に照射し、更に1・1・1トリクロロエタンなどの有機溶剤で未需光部分の感光性SRインク5及び熱硬化性穴埋めインク3を溶解除去し第1図(8)の印刷配線板を る。

第1因(8)の印刷配線板は、導通専用T/H 2 a 及びはんだ付け不要な事体回路2 b の部分が S R 5 a で被援され、部品実装用T/H 2 c 及び はんだ付けに必要な導体回路2 b の部分を露出さ せた状態を示す。

尚、第1図(1)では、感光性SRインクの堕布方法としてスクリーンコート法の他、スプレィコート法、カーテンコータ法やローラーコート法を用いることができる。

〔発明の効果〕

以上から明らかなように本発明によれば、導温 専用T/H内部に選択的に穴環めインクを発存さ せるため、高値な感光性ドライフィルムによるテ ンティングを必要とせず容易にT/Hを閉塞させ ることができ、はんだ付け時の過剰付着やフロー アップによるブリッヂ不及を防止することができ る効果がある。

又、感光性SRとして液状インクを用いることができるため、表面実験用パッド付近のSR膜厚が過大とならず、パッドに対しても高信額度のほんだ付けが得られる効果がある。

図面の簡単な説明

第1図(a)~(g)は本発明の一実施例の製造方法説明する工程順に示した新面図、第2図

(a),(b)は導選専用T/Hがはんだ付け時にはんだブリッジとなる例を示す版面図、第3図(a)~(g)は従来工法による製造方法を説明する工程順に示した版面図である。

1 … 絶録基板、2 … 導体、2 a … 導通専用T/H、2 b … 導体回路、2 c … 部品実装用T/H、3 … 熱硬化性穴理的インク、4 … エッチングレジスト、5 … 感光性 S R インク、5 a … S R、6 … 実装部品、7 … はんだ、8 … 感光性ドライフィルム、8 a … テンティング状の S R。

尺理人 弁理士 内 原

